

单片机系统及应用分析题题库

序号	题目
1	设单片机晶振为 6MHZ，定时器 T0 为方式 2，定时 100 μS。用 C51 语句写出 IE、TMOD、TLO、TH0 的赋值和启动定时器计时的可执行的初始化程序。
2	假定五个中断源的中断允许位和中断允许总开关位均为“1”，串口和 T0 的优先级为“1”，其它三个中断源的优先级为“0”。（9分）（1）请写出 IE 的值；（2分）（2）请写出 IP 的值；（1分）（3）若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2分） （4）若 CPU 正在执行主程序时，外中断 0 和 T0 同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2分） （5）若 CPU 正在执行主程序时，外中断 0、外中断 1 和 T1 同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2分）
3	请写出 8255A 的 A 口为方式 2，B 口为方式 1 输出的控制字。如果 8255A 的地址是 2000H~2003H，该控制字应存入哪个单元？（5分）
4	外部数据存储器扩充见下图（P297 图 10.5），请使用基本的逻辑门实现地址译码（即译码器）电路。（5分） （1）说明/EA 管脚接地的含义。（1分） （2）若外部数据存储器的地址范围是 0000H~1FFFH，写出该芯片片选信号/CS1 的逻辑表达式。（2分） （3）若外部数据存储器的地址范围是 2000H~3FFFH，写出该芯片片选信号/CS1 的逻辑表达式。（2分）
5	已知：下面的汇编语言程序执行前，A=25H，R0=0，(30H)=88H，(31H)=64H，请按要求计算每条指令执行的结果。（10分） <pre> ADD A, #10 ; A= Cy= MOV R0, #30H; R0= MOV @R0, A ; (30H)= INC R0 ; R0= RLC A ; A= ADD A, @R0 ; A= Cy= ANL A, #0FH ; A= MOV @R0, A ; (30H)= </pre>

6	<p>P1 口接 8 个发光二极管，低电平亮。（10 分）</p> <p>(1) 在有 “\” 的标记后面加注释；（5 分）</p> <p>(2) 说明程序完成功能；（2 分）</p> <p>(3) 画出电路图。（3 分）</p> <pre> #include<reg51.h>\\ void delay();\\ void main() { unsigned char i,LED; P1=255;\\ while(1)\\ { LED=0xfe;\\ for(i=0;i<8;i++)\\ { P1=LED;\\ LED<<=1;\\ LED=LED+1;\\ delay();\\ } } } void delay() { unsigned char x,y; for(x=100;x>0;x--) for(y=115;y>0;y--); } </pre>
7	<p>下图(P194 图 8.3)是 4X4 的矩阵式键盘电路图，当 K10 键按下时，试用行反转法读出 K10 的键值。（4 分）</p>
8	<p>设单片机晶振为 12MHZ，定时器 T0 为方式 2，定时 250 μS。用 C51 语句写出 IE、TMOD、TL0、TH0 的赋值和启动定时器计时的可执行的初始化程序。（7 分）</p>
9	<p>假定 T0、T1、外中断 1 的中断允许位和中断允许总开关位均为 “1”，外中断 0 和串口的中断允许位为 “0”，串口、T0、和外中断 0 的优先级为 “1”，其它二个中断源的优先级为 “0”。（9 分）</p> <p>(1) 请写出 IE 的值；（2 分）</p> <p>(2) 请写出 IP 的值；（1 分）</p> <p>(3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2 分）</p> <p>(4) 若 CPU 正在执行主程序时，外中断 0 和 T0 同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2 分）</p> <p>(5) 若 CPU 正在执行主程序时，外中断 0、外中断 1 和 T1 同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2 分）</p>

10	请写出 8255A 的 A 口为方式 1，输入，B 口为方式 0 输出的控制字，如果 8255A 的地址是 20F0H~20F3H，该控制字应存入哪个单元？。(5 分)
11	<p>外部数据、程序存储器扩充见下图(P298 图 10. 6)，译码器是 74LS138。</p> <p>(1) 说明/EA 管脚接地的含义。(1 分)</p> <p>(2) 分别写出 EPROM1 和 EPROM2 的地址范围。(2 分)</p> <p>(3) 分别写出 RAM1 和 RAM2 的地址范围。(2 分)</p>
12	<p>已知：下面的汇编语言程序执行前，A=FFH，R0=0，(00H)=ABH，(40H)=88H，(41H)=64H，请按要求计算每条指令执行的结果。(每空 1 分，共 10 分)</p> <pre> ADD A, #10 ; A= MOV DPTR, #30H ; DPL= DPH= MOVX @DPTR, A ; (0030H)= INC DPTR ; DPL= DPH= RLC A ; A= ADD A, @R0 ; A= ANL A, #0FH ; A= MOV @R0, A ; (00H)= </pre>
13	<p>下图(P194 图 8. 3)是 4X4 的矩阵式键盘电路图，试用逐行扫描法或行反转法读出 K8 的键值。(4 分)</p>
14	<p>假定 P1.0 管脚接发光二极管，高电平亮。(10 分)</p> <p>(1) 在有“\”的标记后面加注释；(5 分)</p> <p>(2) 说明程序完成功能；(2 分)</p> <p>(3) 画出电路图。(3 分)</p> <pre> #include "reg51.h" \ Sbit P10=P1^0;\ void delay();\ main() { While(1) { P10=0;\ delay(); P10=1;\ delay(); } } void delay() { unsigned char x,y; for(x=100;x>0;x--) for(y=115;y>0;y--); } </pre>

15	<p>1、P1 口接 8 个发光二极管，低电平亮。</p> <p>(1) 加注释；</p> <p>(2) 说明功能；</p> <pre> #include<reg51.h> void delay() { unsigned char x,y; for(x=100;x>0;x--) for(y=115;y>0;y--); } void main() { unsigned char i,LED; P1=255; while(1) { LED=0xfe; for(i=0;i<8;i++) { P1=LED; LED<<=1; LED=LED+1; delay(); }}}</pre>
16	<p>假定 P1.0 管脚接发光二极管，高电平亮，请说明下面程序的功能。(10 分)</p> <pre> #include "reg51.h" Sbit P10=P1^0; void delay() { unsigned char x,y; for(x=100;x>0;x--) for(y=115;y>0;y--); } void main() { While(1) { P10=0; delay(); P10=1; delay(); } }</pre>

17	<p>假定 P1.0 管脚接发光二极管，高电平亮，请说明下面程序的功能。(10 分)</p> <pre> #include "reg51.h" Sbit P10=P1^0; void delay() { unsigned char x,y; for(x=100;x>0;x--) for(y=115;y>0;y--); } void main() { While(1) { P10=0; delay(); P10=1; delay(); } } </pre>
18	<p>假定 P1.0 管脚接发光二极管，单片机的外中断 0 引脚通过一个按键开关接地。(10 分)</p> <p>(1) 加注释;</p> <p>(2) 说明下面程序的功能。</p> <pre> #include "reg51.h" Sbit LED=P1^0; Void EXTINT0() interrupt 0 { LED=!LED;} void main() { EA=1; EX0=1; IT0=1; PX0=1; } </pre>
19	<p>设单片机时钟 6MHZ，定时器为方式 1，求定时 4MS 的定时器初值并写出求解过程。</p>
20	<p>若并行接口 8255A 的 A 口为方式 1 输出，B 口为方式 0 输入，请写出其控制字。</p>
21	<p>假定外中断 0 和 T0 具有高优先级，外中断 1 和 T1 具有低优先级。</p> <p>(1)、请写出 IE 的值;</p> <p>(2)、请写出 IP 的值;</p> <p>(3)、若 CPU 正在执行主程序时，这四个中断源同时发出中断请求，应该响应谁?</p>

22	<p>假定：PORT 是 8255A 芯片的控制寄存器口地址，请说明下面的程序的具体功能。（10 分）</p> <pre>#include "absacc.h" #define PORT XBYTE[0xFFF7] void main() { PORT=0x94; }</pre>
23	<p>假定 P1.0 管脚接发光二极管，高电平亮，请说明下面程序的功能。（10 分）</p> <pre>#include "reg51.h" Sbit P10=P1^0; Void delay(); void main() { While(1) { P10=0; delay(); P10=1; delay(); } }</pre>
24	<p>设单片机时钟 12MHZ，定时器为方式 2，求定时 200 μS 的定时器初值并写出求解过程。</p>
25	<p>若并行接口 8255A 的 A 口为方式 2 输入，B 口为方式 1 输出，请写出其控制字</p>
26	<p>设单片机晶振为 6MHZ，定时器为方式 1，求定时 4ms 的定时器初值并写出求解过程。</p>
27	<p>若并行接口 8255A 的 A 口为方式 1 输出，B 口为方式 0 输入，请写出其控制字。</p>
28	<p>请按升续写出共阴极八段数码管显示 0、1、2、3、4、5、6、7、8、9 十个数字的十六进制段码。</p>
29	<p>请按升续写出共阳极八段数码管显示 0、1、2、3、4、5、6、7、8、9 十个数字的十六进制段码。</p>
30	<p>假定 T0、T1 的中断允许位和中断允许总开关位均为“1”，外中断 0、外中断 1 和串口的中断允许位为“0”，串口、T0、和外中断 0 的优先级为“1”，其它二个中断源的优先级为“0”。（9 分）</p> <p>(1) 请写出 IE 的值；（2 分）</p> <p>(2) 请写出 IP 的值；（3 分）</p> <p>(3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（3 分）</p> <p>(4) 若 CPU 正在执行 T0 的中断服务程序，外中断 0 和 T1 同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2 分）</p>

31	<p>假定 T0、T1、外中断 1 的中断允许位和中断允许总开关位均为“1”，外中断 0 和串口的中断允许位为“0”，串口、T0、和外中断 0 的优先级为“0”，其它二个中断源的优先级为“1”。（9 分）</p> <p>(1) 请写出 IE 的值；（2 分）</p> <p>(2) 请写出 IP 的值；（3 分）</p> <p>(3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（3 分）</p> <p>(4) 若 CPU 正在执行 T0 的中断服务程序，外中断 0 和 T1 同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2 分）</p>
32	<p>读程序，说明该程序的功能，（30H）=?。</p> <pre> MOV R7, #10 MOV A, #0 LOOP: ADD A, R7 DJNZ R7, LOOP MOV 30H, A </pre>
33	<p>已知 fosc=12MHZ,读程序，说明该程序的功能。</p> <pre> #include<REG51.H> Sbit P10=P1^0; Unsigned char n=20; Main() {IE=0x82;TMOD=2;TH0=6;TL0=6;TR0=1;While(1); } T0_INT()interrupt 1 {n--; If(n==0){ P10=!P10;n=20;} } </pre>
34	<p>读程序，说明该程序的功能。</p> <pre> MOV DPTR, #TAB MOV A, 30H MOVC A, @A+DPTR SJMP \$ TAB:DB 0,1,4,9,16,25,36,49,64,81,100,121,144,225; </pre>
35	<p>已知 fosc=6MHZ,读程序，说明该程序的功能。</p> <pre> #include<REG51.H> Sbit P10=P1^0; Unsigned char n=50; Main() {IE=0x88;TMOD=20H;TH1=56;TL1=56;TR1=1;While(1); } T0_INT()interrupt 3 {n--; If(n==0){ P10=!P10;n=50;} } </pre>

36	<p>下图 (p295-10.3) 是单片机存储器扩展电路, 如果图中的译码器用组合逻辑电路构成, 请写出 EPROM 片选/CE 的逻辑表达式 (地址 0000H-1FFFH)。</p>
37	<p>下图 (P298-10.6) 是单片机存储器扩展电路, 图中译码器为 74LS138, 若这个译码器用组合逻辑电路构成, 写出 EPROM1 (地址 0000H-1FFFH)、EPROM2 (地址 2000H-3FFFH)、RAM1 (地址 0000H-1FFFH) 和 RAM2 (地址 2000H-3FFFH) 四个芯片片选信号的逻辑表达式。</p>
38	<p>假定外中断 0、外中断 1 的中断允许位和中断允许总开关位均为“1”, T0、T1 和串口的中断允许位为“0”, 串口、T0、和外中断 0 的优先级为“1”, 其它二个中断源的优先级为“0”。</p> <p>(1) 请写出 IE 的值; (2 分)</p> <p>(2) 请写出 IP 的值; (2 分)</p> <p>(3) 若 CPU 正在执行主程序时, 五个中断源同时向 CPU 发出中断请求, CPU 响应哪个中断源发出的中断请求? (2 分)</p> <p>(4) 若 CPU 正在执行主程序, 外中断 0 和 T1 同时向 CPU 发出中断请求, CPU 响应哪个中断源发出的中断请求? (2 分)</p>
39	<p>假定 T0、外中断 1 的中断允许位和中断允许总开关位均为“1”, T1、外中断 0 和串口的中断允许位为“0”, 串口、T0、和外中断 0 的优先级为“0”, 其它二个中断源的优先级为“1”。</p> <p>(1) 请写出 IE 的值; (2 分)</p> <p>(2) 请写出 IP 的值; (2 分)</p> <p>(3) 若 CPU 正在执行主程序时, 五个中断源同时向 CPU 发出中断请求, CPU 响应哪个中断源发出的中断请求? (2 分)</p> <p>(4) 若 CPU 正在执行 T0 的中断服务程序, 外中断 0 和 T1 同时向 CPU 发出中断请求, CPU 响应哪个中断源发出的中断请求? (2 分)</p>
40	<p>读程序, 说明该程序的功能。</p> <pre> MOV DPTR, #TAB MOV A, 30H SWAP A ANL A, #0FH MOVC A, @A+DPTR MOV 31H, A MOV A, 30H ANL A, #0FH MOVC A, @A+DPTR MOV 32H, A SJMP \$ TAB:DB 0,1,4,9,16,25,36,49,64,81,100,121,144,169,196,225;</pre>
41	<p>已知 fosc=12MHZ, 读程序, 说明该程序的功能。</p> <pre> #include<REG51.H> Sbit SS=P2^0; Unsigned char n=50; Main() { IE=0x82;TMOD=02H;TH0=56;TL0=56;TR0=1;While(1); } T0_INT()interrupt 1 { n--; If(n==0){ SS=!SS;n=50; }</pre>

	<pre> } </pre>
42	<p>下图是单片机存储器扩展电路，如果图中的译码器用组合逻辑电路构成，请写出 EPROM 片选的逻辑表达式（地址 2000H-3FFFH）。</p>
43	<p>读程序，说明该程序的功能，并求（30H）=?</p> <pre> MOV R7, #10 MOV R6, #10 MOV A, #0 LOOP: ADD A, R6 DEC R6 DJNZ R7, LOOP MOV 30H, A </pre>
44	<p>已知 fosc=6MHZ，读程序，说明该程序的功能。</p> <pre> #include<REG51.H> Sbit P10=P1^0; Unsigned char n=20; Main() { IE=0x82;TMOD=2;TH0=6;TL0=6;TR0=1;While(1); } T0_INT()interrupt 1 { n--; If(n==0){ P10=!P10;n=20; } } </pre>
45	<p>下图是单片机存储器扩展电路，图中译码器为 74LS138，请分别写出 EPROM1、EPROM2、RAM1 和 RAM2 的地址范围。</p>
46	<p>假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”，T0 和外中断 0 的中断优先级均为“0”，其它三个中断源的中断优先级均为“1”。</p> <p>(1) 请写出中断允许控制寄存器 IE 的值；</p> <p>(2) 请写出中断优先级控制寄存器 IP 的值；</p> <p>(3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，则 CPU 最先响应哪个中断源发出的中断请求？</p> <p>(4) 若 CPU 正在执行 T1 的中断服务程序时，外中断 0 和串口同时向 CPU 发出中断请求，CPU 响应哪个中断源的中断请求？</p>

47	<p>读程序，说明该程序的功能。</p> <pre> MOV DPTR, #TABLE MOV A, 50H SWAP A ANL A, #0FH MOVC A, @A+DPTR MOV 51H, A MOV A, 50H ANL A, #0FH MOVC A, @A+DPTR ADD 51H, A SJMP \$ TAB:DB 0,1,2,3,4,5,6,7,8,9,10,11,12,13,14,15; </pre>
48	<p>请按顺序写出共阴极八段数码管显示 A、b、C、d 四个字符的十六进制段码。</p>
49	<p>下图(P295 的 10.3)是单片机存储器扩展电路，如果图中的译码器用组合逻辑电路构成，请写出 EPROM 片选 的逻辑表达式（地址范围是 4000H-5FFFH）。</p>
50	<p>已知单片机晶振频率为 12MHZ,读程序，说明该程序的功能。</p> <pre> #include <reg51.h> sbit P20=P2^0; unsigned char n=100; main() { IE=0x82;TMOD=2;TH0=156;TL0=156;TR0=1;While(1); } T0_INT() interrupt 1 { n--; if(n==0) { P20=!P20; n=100; } } </pre>
51	<p>假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”，外中断 0、T0 和串口的优先级为“1”，其它二个中断源的优先级为“0”。</p> <p>(1) 请写出中断允许控制寄存器 IE 的值；（2分）</p> <p>(2) 请写出中断优先级控制寄存器 IP 的值；（2分）</p> <p>(3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，CPU 最先响应哪个中断源发出的中断请求？（2分）</p> <p>(4) 若 CPU 正在执行 T1 中断服务程序，外中断 1 和串口同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2分）</p>
52	<p>读程序，说明该程序的功能，并求 (30H) =?</p> <pre> MOV R7, #8 MOV R6, #0 MOV A, #0 LOOP: ADD A, R6 INC R6 DJNZ R7, LOOP MOV 30H, A SJMP \$ </pre>

53	请按顺序写出共阳极八段数码管显示 A、b、C、d 四个字符的十六进制段码。
54	下图(P298 的 10.6)是单片机存储器扩展电路，图中译码器为 74LS138（里边的符号：上边是 Y4、下边是 Y3），请分别写出 EPROM1、EPROM2、RAM1 和 RAM2 的地址范围。
55	某单片机系统 fosc=12MHZ，读程序，说明该程序的功能。 <pre>#include <reg51.h> sbit P00=P0^0; unsigned char n=40; main() { IE=0x82;TMOD=2;TH0=6;TL0=6;TR0=1;While(1); } T0_INT() interrupt 1 { n--; if(n==0){ P00=!P00; n=40; } }</pre>
56	假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”， T0 和外中断 1 的中断优先级均为“0”，其它三个中断源的中断优先级均为“1”。 (1) 请写出中断允许控制寄存器 IE 的值；（2分） (2) 请写出中断优先级控制寄存器 IP 的值；（2分） (3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，则 CPU 最先响应哪个中断源发出的中断请求？（2分） (4) 若 CPU 正在执行 T1 的中断服务程序时，外中断 0 和串口同时向 CPU 发出中断请求，CPU 响应哪个中断源的中断请求？（2分）
57	假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”， T0 和串口的优先级为“1”，其它 3 个中断源的优先级为“0”。 (1) 请写出中断允许控制寄存器 IE 的值；（2分） (2) 请写出中断优先级控制寄存器 IP 的值；（2分） (3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，CPU 最先响应哪个中断源发出的中断请求？（2分） (4) 若 CPU 正在执行 T1 中断服务程序，外中断 1 和串口同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？（2分）
58	读程序，说明该程序的功能。 <pre>CLR C RLC A CLR C RLC A CLR C RLC A</pre>
59	请按顺序写出共阳极八段数码管显示 0、1、2、3 四个字符的十六进制段码。
60	请按顺序写出共阴极八段数码管显示 0、1、2、3 四个字符的十六进制段码。

61	<p>读程序，说明该程序的功能。</p> <pre> RL A ANL A,#0FEH RL A ANL A,#0FEH RL A ANL A,#0FEH </pre>
62	<p>请写出 8255A 的 A 口在工作方式 2，B 口在工作方式 1，B 口输出的控制字。</p>
63	<p>请写出 8255A 的 A 口在工作方式 1，输入；B 口在工作方式 0，输出的控制字。</p>
64	<p>某单片机晶振频率为 6MHZ，读程序，说明该程序的功能。</p> <pre> #include <reg51.h> sbit P17=P1^7; unsigned char n=25; main() { IE=0x82;TMOD=2;TH0=56;TL0=56;TR0=1;While(1); } T0_INT() interrupt 1 { n--; if(n==0){ P17=!P17; n=25; } } </pre>
65	<p>已知单片机晶振频率为 6MHZ,读程序，说明该程序的功能。</p> <pre> #include <reg51.h> sbit P30=P3^0; unsigned char n=10; main() { IE=0x82;TMOD=2;TH0=6;TL0=6;TR0=1;While(1); } T0_INT() interrupt 1 { n--; if(n==0) { P30=!P30; n=10; } } </pre>
66	<p>(8 分) 假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”， T0、串口和外中断 0 的中断优先级均为“0”，其它两个中断源的中断优先级均为“1”。</p> <p>(1) 请写出中断允许控制寄存器 IE 的值； (2 分)</p> <p>(2) 请写出中断优先级控制寄存器 IP 的值； (2 分)</p> <p>(3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，则 CPU 最先响应哪个中断源发出的中断请求？ (2 分)</p> <p>(4) 若 CPU 正在执行 T0 的中断服务程序时，外中断 1 和串口同时向 CPU 发出中断请求，CPU 响应哪个中断源的中断请求？ (2 分)</p>
67	<p>读程序，为每条指令加注释，并写出程序执行完毕后累加器 A 的值。</p> <pre> MOV A,#33H ANL A,#0F0H SWAP A RL A END </pre>
68	<p>请按顺序写出共阴极八段数码管显示 0、1、8、9 四个字符的十六进制段码。</p>

69	请写出 8255A 的 A 口在工作方式 2，输入；B 口在工作方式 1，输出的控制字。
70	<p>已知单片机晶振频率为 4MHZ,读程序，说明该程序的功能。</p> <pre> #include <reg51.h> sbit P07=P0^7; unsigned char n=10; main() { IE=0x88;TMOD=0x20;TH1=56;TL1=56;TR1=1;While(1); } T1_INT() interrupt 3 { n--; if(n==0) { P07=!P07; n=10; } } </pre>
71	<p>假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”， T1 和串口的优先级为“0”，其它三个中断源的优先级为“1”。</p> <p>(1) 请写出中断允许控制寄存器 IE 的值； (2 分)</p> <p>(2) 请写出中断优先级控制寄存器 IP 的值； (2 分)</p> <p>(3) 若 CPU 正在执行主程序时，五个中断源同时向 CPU 发出中断请求，CPU 最先响应哪个中断源发出的中断请求？ (2 分)</p> <p>(4) 若 CPU 正在执行 T1 中断服务程序，T0 和串口同时向 CPU 发出中断请求，CPU 响应哪个中断源发出的中断请求？ (2 分)</p>
72	<p>读程序，并写出程序执行完毕后累加器 A 的值。</p> <pre> MOV A,#7CH ORL A,#03H SWAP A RL A END </pre>
73	请按顺序写出共阳极八段数码管显示 0、1、8、9 四个字符的十六进制段码。
74	请写出 8255A 的 A 口在工作方式 1，输入；B 口在工作方式 1，输入的控制字。
75	<p>某单片机晶振频率为 4MHZ，读程序，说明该程序的功能。</p> <pre> #include <reg51.h> sbit P13=P1^3; unsigned char n=30; main() { IE=0x82;TMOD=2;TH0=156;TL0=156;TR0=1;While(1); } T0_INT() interrupt 1 { n-; if(n= 0){ P13=!P13; n=30; } } </pre>
76	<p>(8 分) 读程序，填写指令执行后注释中的空 (每空 1 分)，并说明该程序的功能 (5 分)。</p> <pre> MOV R7, #10; R7= MOV A, #0; A= SS: ADD A, R7 DJNZ R7, SS MOV 30H, A; (30H) = SJMP \$ </pre>

77	<p>(8分) 读程序, 填写指令执行后注释中的空(每空1分), 并说明该程序的功能(5分)。</p> <pre> CLR A; A= MOV R0, #7FH; R0= SS: MOV @R0, A DJNZ R0, SS MOV @R0, A; A= SJMP \$ </pre>
78	<p>(8分) 假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”, T0 和外中断 1 的中断优先级均为“1”, 其它三个中断源的中断优先级均为“0”。</p> <p>(1) IE=? (1分)</p> <p>(2) IP=? (1分)</p> <p>(3) 若 CPU 正在执行主程序时, 五个中断源同时向 CPU 发出中断请求, 则:</p> <p>①写出从高到低的高优先级请求队列; (1分)</p> <p>②写出从高到低的低优先级请求队列; (1分)</p> <p>③CPU 响应哪个中断源发出的中断请求? (1分)</p> <p>(4) 若 CPU 正在执行 T1 的中断服务程序, 且高优先级请求队列和低优先级请求队列均为空。当 外中断 0 和串口同时向 CPU 发出中断请求, 则:</p> <p>①写出从高到低的高优先级请求队列; (1分)</p> <p>②写出从高到低的低优先级请求队列; (1分)</p> <p>③CPU 响应哪个中断源发出的中断请求? (1分)</p>
79	<p>(8分) 假定 80C51 五个中断源的中断允许控制位和中断允许总控制位均为“1”, 外中断 0 和 T1 的中断优先级均为“0”, 其它三个中断源的中断优先级均为“1”。</p> <p>(1) IE=? (1分)</p> <p>(2) IP=? (1分)</p> <p>(3) 若 CPU 正在执行主程序时, 五个中断源同时向 CPU 发出中断请求, 则:</p> <p>①写出从高到低的高优先级请求队列; (1分)</p> <p>②写出从高到低的低优先级请求队列; (1分)</p> <p>③CPU 响应哪个中断源发出的中断请求? (1分)</p> <p>(4) 若 CPU 正在执行 T1 的中断服务程序, 且高优先级请求队列和低优先级请求队列均为空。当 外中断 0 和串口同时向 CPU 发出中断请求, 则:</p> <p>①写出从高到低的高优先级请求队列; (1分)</p> <p>②写出从高到低的低优先级请求队列; (1分)</p> <p>③CPU 响应哪个中断源发出的中断请求? (1分)</p>
80	<p>读程序, 说明该程序的功能(5分)。</p> <pre> #include<absacc.h> void main() { 80 if(DBYTE[0x30]<=0x39) DBYTE[0x31]=DBYTE[0x30]-0x30; else DBYTE[0x31]=DBYTE[0x30]-0x37; } </pre>

81	<pre> #include<absacc.h> char i=0; void main() { while(i<10) { DBYTE[0x30+i]=XBYTE[0x3000+i]; i++; } } </pre>
82	<p>4. (5分) 已知 R1=30H, (30H)=60H, (40H)=0FH, A=EFH, 求下列每条指令单独执行后的结果。</p> <p>(1) MOV A, @R1; A=</p> <p>(2) ADD A, R1; A=</p> <p>(3) ADD A, @R1; A=</p> <p>(4) MOV A, R1; A=</p> <p>(5) MOV A, 30H; A=</p>
83	<p>已知 R0=50H, (50H)=60H, (60H)=F0H, A=88H, 求下列每条指令单独执行后的结果。</p> <p>(1) MOV A, @R0; A=</p> <p>(2) ADD A, R0; A=</p> <p>(3) ADD A, @R0; A=</p> <p>(4) MOV A, R0; A=</p> <p>(5) MOV A, #60H; A=</p>