

单片机系统及应用判断题题库

序号	题目
1	单片机系统复位后，并口 P0、P1、P2 及 P3 的值均是 FFH
2	程序计数器 PC 不是特殊功能寄存器。
3	串行通信是指数据按位一位一位地传输。
4	8 位有符号数和 16 位无符号数的值域分别是 0-255 、 0-65535 。
5	操作码为 MOVC 的指令是取片外 RAM 区数据的指令。
6	单片机系统复位后，程序计数器 PC=FFFFH。
7	特殊功能寄存器 PSW 的地址是 D0H，它不是可位寻址的特殊功能寄存器。
8	并行通信是指数据按位一位一位地传输。
9	8 位无符号数和 16 位有符号数的值域分别是 0-255 、 0-65535 。
10	操作码为 MOVC 的指令是取片外 ROM 区数据的指令。
11	操作码为 MOVX 的指令是累加器 A 与片外 RAM 间的数据传送指令。
12	XBYTE[data]是定义对片外 RAM data 单元的操作。
13	定时/计数器的工作方式 0 使用 16 位计数器。
14	C51 具有 6 种变量的存储类型。
15	C51 具有 2 种位变量的数据类型 sbit 和 bit。
16	DBYTE[data]是定义对片内 RAM data 单元的操作。
17	键盘按键的消抖只有硬件消抖方法。
18	键盘按键的消抖有硬件消抖和软件消抖二种方法。
19	定时/计数器的工作方式 1 使用 8 位计数器。
20	操作码为 SETB 的指令是位操作指令。
21	单片机系统复位后，并口 P0、P1、P2 及 P3 的值均是 00H。
22	程序计数器 PC 是特殊功能寄存器。
23	串行通信是指数据按字或字节一个一个地传输。
24	8 位有符号数的值域是 -127+128。
25	操作码为 MOVX 的指令是累加器 A 与片外 RAM 的数据传送指令。
26	C51 有 4 种标准 C 没有的数据类型 sfr、sfr16、sbit 和 bit。
27	XBYTE[data]是对片内 RAM data 字节单元的定义。
28	键盘按键的消抖只有软件消抖一种方法。
29	定时/计数器的工作方式 1 使用 13 位计数器。
30	操作码为 SETB 的指令是字节操作指令。
31	单片机系统复位后，程序计数器 PC=0000H。
32	特殊功能寄存器 SP 的地址是 81H，它不是可位寻址的特殊功能寄存器。
33	并行通信是指数据的各个位同时传送。
34	16 位无符号数的值域是-32768+32767 。
35	操作码为 MOVX 的指令是累加器 A 与片内 RAM 的数据传送指令。
36	51 系列单片机只有字节数据的传送指令。
37	XBYTE[data]是对片外 ROM data 单元的定义。
38	定时/计数器的工作方式 0 使用 13 位计数器。

39	C51 具有 4 种变量的存储类型。
40	LED 数码管有共阴极和共阳极之分。
41	操作码为 MOVC 的指令是累加器 A 与片外 RAM 间的数据传送指令。
42	键盘和扫描仪是人们对计算机的输入设备。
43	数据指针寄存器 DPTR 是特殊功能寄存器。
44	所有指令的指令周期是相同的。
45	RETI 指令是子程序返回指令，必须放在子程序的末尾。
46	操作码为 MOVC 的指令的源操作数采用的是间接寻址方式。
47	在标准 C 语言中没有 sbit 和 bit 的数据类型。
48	DBYTE[data]是对片外 RAM data 字节单元的定义。
49	CPU 与外设间传送数据时使用中断方式可及时响应随机事件。
50	键盘按键的消抖只能通过硬件实现。
51	并行通信是指数据按位一位一位地传输。
52	显示器和鼠标是计算机的输出设备。
53	特殊功能寄存器 PSW 的地址是 D0H，它可按位寻址。
54	时钟周期是 CPU 每次处理工作的最小时间单位。
55	RET 指令是中断返回指令，必须放在中断服务程序的末尾。
56	立即数作为机器指令代码的一部分，存放在程序存储器中。
57	XBYTE[data]是对片内 ROM data 单元的定义。
58	sfr 是用于定义 16 位特殊功能寄存器的数据类型。
59	引发 CPU 中断的事件称为中断源。
60	独立式键盘中每个按键的输入是相互独立的。
61	在串行通信中，波特率通常是指数据传输的速率。
62	MCS-51 系列单片机的片内 RAM 单元地址为 8 位。
63	MCS-51 系列单片机的片内 RAM 单元地址为 16 位。
64	特殊功能寄存器在片内 RAM 中。
65	特殊功能寄存器 P0 的地址是 80H，它可按位寻址。
66	单片机系统复位后，特殊功能寄存器 SP 的值为 07H。
67	程序计数器 PC 是特殊功能寄存器。
68	单片机系统复位后，程序计数器 PC=0003H。
69	/PSEN 是片外 ROM 的读信号。
70	/PSEN 是片外 RAM 的读信号。
71	/RD 是片外 ROM 的读信号。
72	/RD 是片外 RAM 的读信号。
73	/WR 是片外 RAM 的读信号。
74	/WR 是片外 RAM 的写信号。
75	8 位有符号数的值域分别是 0-255。
76	8 位有符号数的值域分别是 0-256。
77	8 位无符号数的值域分别是 0-255。
78	8 位无符号数的值域分别是 0-256。
79	8 位有符号数的值域分别是 -128-127。

80	8 位有符号数的值域分别是 -128-128。
81	8 位无符号数的值域分别是 -128-127。
82	8 位无符号数的值域分别是 -128-127。
83	16 位无符号数的值域分别是 0-65535。
84	16 位有符号数的值域分别是-32768-32767。
85	16 位有符号数的值域分别是-32768-32768。。
86	8051 单片机有二个中断优先级。
87	8051 单片机有五个中断优先级。
88	8051 单片机中断请求标志 RI 和 TI 必须用软件进行清“0”。
89	8051 单片机中断请求标志 RI 和 TI 是由系统自动清“0”的。
90	8051 单片机有五个中断请求标志位。
91	8051 单片机有六个中断请求标志位。
92	8051 单片机有五个中断源。
93	8051 单片机有六个中断源。
94	地址总线的条数决定了 CPU 可访问的内存空间。
95	数据总线用于在 CPU 与内存之间或 I/O 接口之间传送数据或指令。
96	地址总线是单向传送地址信号的。
97	地址总线是双向传送地址信号的。
98	数据总线是单向传送数据信号的。
99	数据总线是双向传送数据信号的。
100	单片机 P0 作为 I/O 接口使用时必须外接上拉电阻。
101	单片机 P0 作为总线使用时只作为数据总线。
102	单片机 P0 作为总线使用时只作为低 8 位地址总线。
103	单片机 P0 作为总线使用时作为数据总线和低 8 位地址总线。
104	单片机 P2 作为总线使用时为数据总线。
105	单片机 P2 作为总线使用时为高 8 位地址总线。
106	指令的执行时间是以晶振周期作为度量单位。
107	指令的执行时间是以机器周期作为度量单位。
108	@Ri 是间接寻址。
109	@Ri 是直接寻址。
110	MOVC A, @A+DPTR 是查表指令。
111	JMP @A+DPTR 是散转指令。
112	sbit 和 bit 都是位数据类型，但有区别。
113	sbit 和 bit 都是位数据类型，没有任何区别。
114	DBYTE[data]中的 data 是片外 RAM 字节单元的地址。
115	DBYTE[data]中的 data 是片内 RAM 字节单元的地址。
116	独立键盘的特征就是一个按键接 I/O 口的一个管脚。
117	独立式键盘中每个按键是相互独立的。
118	对讲机以全双工的传输方式传输语音数据。
119	同步通信的收发双方具有同频同相的同步时钟信号。
120	MOV A, 30H 指令中，源操作数是立即寻址方式。

121	MOV A, 30H 指令中, 源操作数是直接寻址方式。
122	MOV A, #30H 指令中, 源操作数是立即寻址方式。
123	MOV A, #30H 指令中, 源操作数是直接寻址方式。
124	MOV A, 30H 指令中, 目标操作数是立即寻址方式。
125	MOV A, 30H 指令中, 目标操作数是直接寻址方式。
126	MOV A, #30H 指令中, 目标操作数是寄存器寻址方式。
127	MOV A, #30H 指令中, 目标操作数是寄存器间接寻址方式。
128	8051 单片机复位后, 除了 P0、P1、P2、P3 和 SP 外, 其它 SFR 的值均为“0”。
129	8051 单片机复位后, P0、P1、P2 和 P3 的值均为 FFH。
130	除了 RI 和 TI 外, 8051 单片机的其它中断请求标志由系统自动清“0”。
131	串行通信分同步串行通信和异步串行通信。
132	互联网采用同步串行通信方式。
133	互联网采用异步串行通信方式。
134	在控制总线中, 每一根控制线传输一个控制信号。
135	单片机并行接口 P3 的内部有上拉电阻。
136	机器周期等于晶振周期的 6 倍。
137	在指令 MOV A, @Ri 中, 源操作数的寻址方式是直接寻址。
138	CLR C 是字节清零指令。
139	80C51 的片内 RAM 的位寻址区共有 64 个位地址。
140	CBYTE[data]中的 data 是片外 RAM 字节单元的地址。
141	80C51 单片机的串行接口中断源有 2 个中断请求标志位。
142	键盘和数码管都是常用的计算机输出设备。
143	在串行通信中, 使用 2 根数据线实现数据双向传送的通信方式是全双工方式。
144	控制总线是单向的。
145	单片机并行接口 P2 的内部没有上拉电阻。
146	时钟周期等于晶振周期的 2 倍。
147	在指令 MOV A, #20H 中, 源操作数的寻址方式是立即寻址。
148	MOVC A, @A+PC 是查表指令。
149	80C51 的片内 RAM 的位寻址区共有 128 个位地址。
150	CBYTE[data]中的 data 是片内 RAM 字节单元的地址。
151	80C51 单片机的外部中断源可以通过上升沿触发。
152	键盘和液晶显示器都是常用的计算机输入设备。
153	在串行通信中, 使用 1 根数据线实现数据单向传送的通信方式是单工方式。